

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION  
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété  
Intellectuelle  
Bureau international



(43) Date de la publication internationale  
29 avril 2004 (29.04.2004)

PCT

(10) Numéro de publication internationale  
**WO 2004/036511 A2**

(51) Classification internationale des brevets<sup>7</sup> : **G07F 7/08**

(21) Numéro de la demande internationale :  
PCT/FR2003/003027

(22) Date de dépôt international :  
15 octobre 2003 (15.10.2003)

(25) Langue de dépôt : français

(26) Langue de publication : français

(30) Données relatives à la priorité :  
02/12808 15 octobre 2002 (15.10.2002) FR

(81) États désignés (*national*) : AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NO, NZ, OM, PH, PL, PT, RO, RU, SD, SE, SG, SK, SL, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VN, YU, ZA, ZM, ZW.

(84) États désignés (*régional*) : brevet ARIPO (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), brevet eurasien (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), brevet européen (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), brevet OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(71) Déposant et

(72) Inventeur : **PARIENTI, Raoul** [FR/FR]; 5, rue de Belgique, F-06000 Nice (FR).

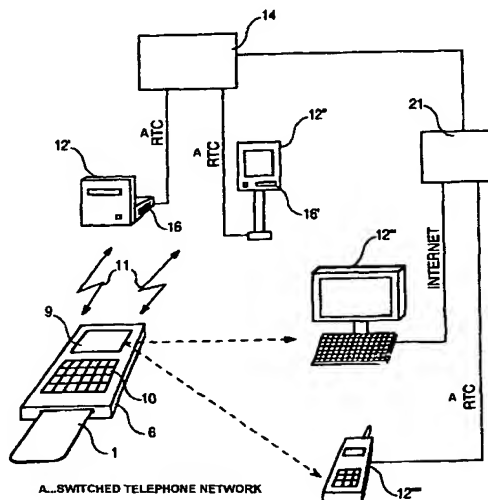
Publiée :

— sans rapport de recherche internationale, sera republiée dès réception de ce rapport

[Suite sur la page suivante]

(54) Title: SECURE SMART CARD SYSTEM FOR USE AS ELECTRONIC WALLET

(54) Titre : SYSTEME DE CARTE A PUCES SECURISE UTILISABLE COMME PORTE-MONNAIE ELECTRONIQUE



(57) Abstract: The invention concerns a system comprising a dual-chip card (1) including a permanent chip (2) consisting of a microprocessor and a secure programmable memory and a second removable chip (3) including essentially a once-only read memory containing a predetermined credit amount available to the user, and a micro-housing (6) for inserting the card and comprising communication means (11) for communicating with an external terminal (12', 12'', 12''', 12''') designed to record a transaction and interconnecting means for mutually connecting the two chips to decrement the programmable memory by the amount of the performed transaction. The unique read memory of the removable chip contains besides the predetermined credit amount, a unique serial number assigned by the central bank, the amount of credit and the unique number being recorded in the programmable memory by the interconnecting means when the card is first inserted in the micro-housing.

[Suite sur la page suivante]

WO 2004/036511 A2



*En ce qui concerne les codes à deux lettres et autres abréviations, se référer aux "Notes explicatives relatives aux codes et abréviations" figurant au début de chaque numéro ordinaire de la Gazette du PCT.*

---

(57) **Abrégé :** Système comprenant une carte bi-puce (1) comportant une puce permanente (2) constituée d'un microprocesseur et d'une mémoire programmable sécurisée et une deuxième puce amovible (3) incluant essentiellement une mémoire à lecture unique contenant un montant de crédit prédéterminé à la disposition de l'utilisateur, et un micro-boîtier (6) adapté pour y insérer la carte et comprenant des moyens de communication (11) pour communiquer avec une borne extérieure (12', 12'', 12''', 12'''') destinée à enregistrer une transaction et des moyens d'interconnexion pour connecter les deux puces entre elles de manière à décrémenter la mémoire programmable du montant de la transaction effectuée. La mémoire à lecture unique de la puce amovible contient, outre le montant de crédit prédéterminé, un numéro de série unique attribué par la banque centrale, le montant de crédit et le numéro unique étant enregistrées dans la mémoire programmable par les moyens d'interconnexion lorsque la carte est insérée pour la première fois dans le micro-boîtier.